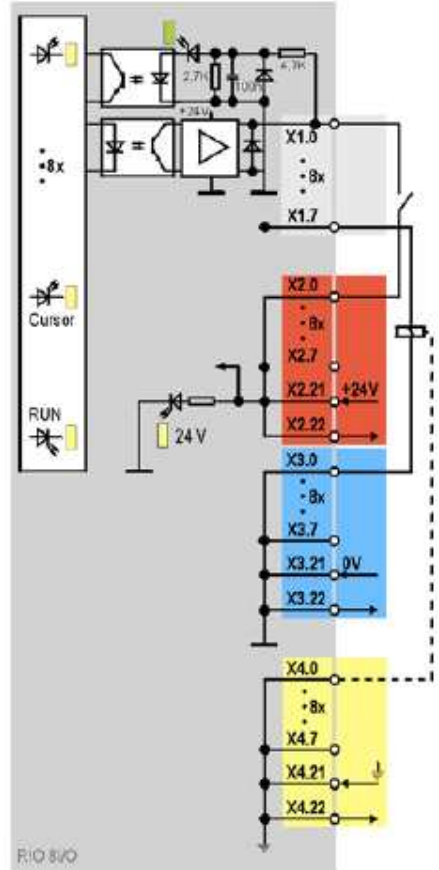


schemat blokowy



DANE TECHNICZNE	RIO 8/I/O
nr artykułu	R5.364.0130.0
ilość wejść/wyjść	8 używane jako wejścia lub wyjścia
zewnętrzne źródło zasilania	24 V DC \pm 20% tętnienie max. 5%
wielkość danej	1 bit na kanał we/wy
pobór mocy	0,25 W (bez prądu wejściowego) dla zewnętrznego źródła 24 V DC 0,325 W dla wewnętrznego źródła 5V DC
połączenie	czteroprzewodowe
wejścia	
poziom sygnałów	wysoki +15V ... + 30 V niski - 30 V ... + 5 V
prąd wejściowy	min. stan wysoki (+15V) $I \geq 3,6$ mA max. stan niski (+5V) $I \leq 1,2$ mA typ. (+24V) $I = 6,1$ mA
izolacja	każdy kanał odizolowany optoelektronicznie od szyny wewnętrznej
opóźnienie sygnału	typowe 100 μ s (sprzętowe)
wyjścia	
poziom sygnałów	wysoki: napięcie zasilania - 0,5 V ($I_L < 1$ A) niski: ≤ 1 V ($I_L = 0$ A)
prąd wyjściowy	max. 1 A, zabezpieczenie przeciwzwarciowe i przeciwprzeciążeniowe mogą być łączone równolegle: 0-3, 4-7
całkowity prąd na module	max. 8 A
równoczesność	100 %
dioda informująca o błędzie	zintegrowana
izolacja	każdy kanał odizolowany optoelektronicznie od szyny wewnętrznej
opóźnienie sygnału	< 100 μ s (sprzętowe)