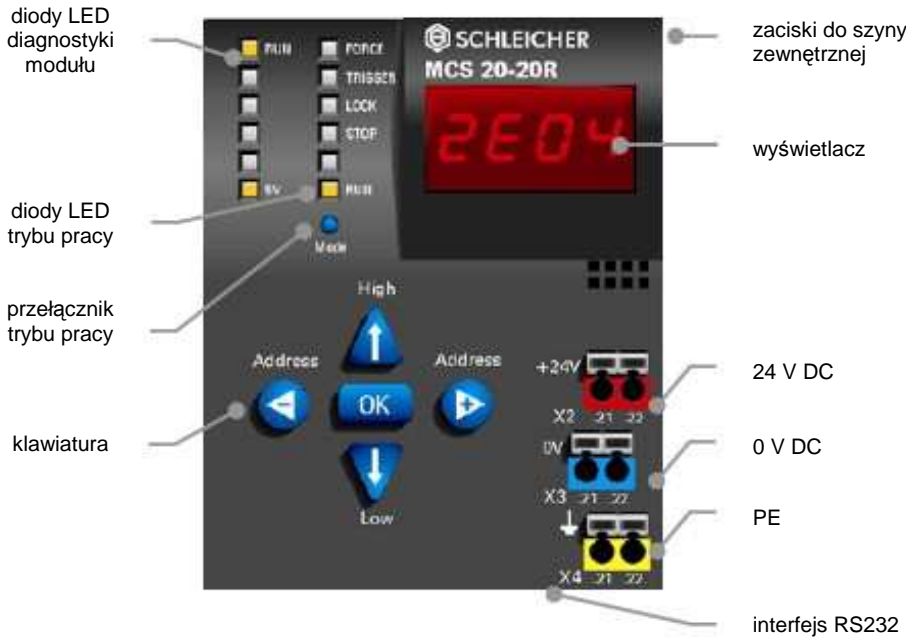
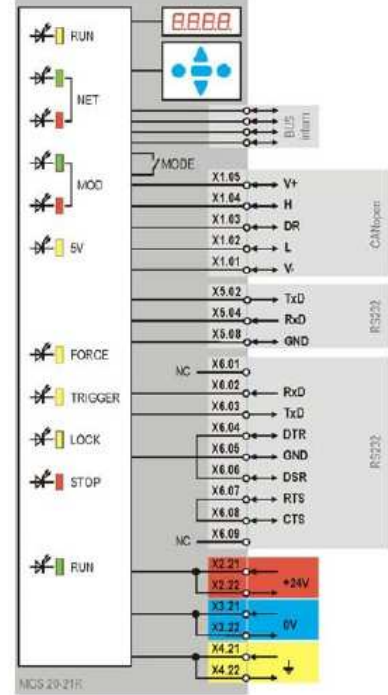
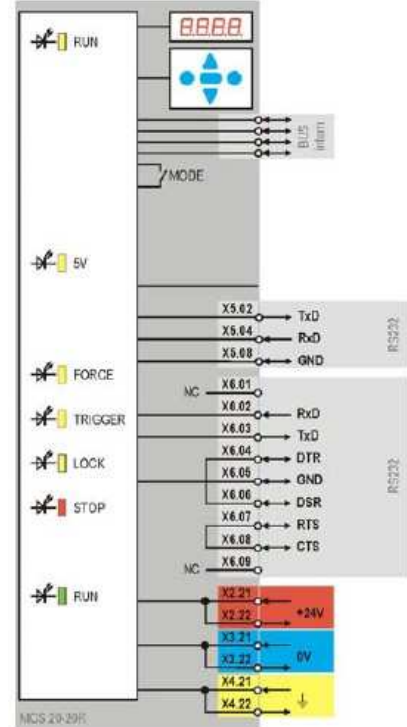


schemat blokowy



schemat blokowy

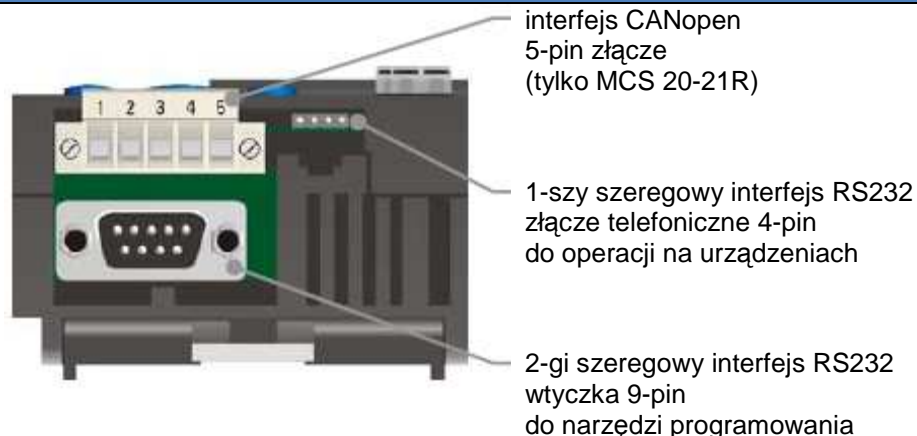


DANE TECHNICZNE	MCS 20-21R	MCS 20-20R
nr artykułu	R5.365.0080.0	R5.365.0070.0
interfejs magistrali	CANopen	brak

### konfiguracja sprzętowa i pamięć

procesor	Motorola MC68LC302, 16-bitowy 24 MHz	
pamięć RAM	512 kB, ok. 128 kB dla programów PLC, 64 kB dla zatrzymywanych zmiennych	
pamięć Flash	1024 kB, 512 kB dla systemu operacyjnego i 512 kB dla programu PLC	
zegar	zasilanie bateryjne, kalendarz z latami przestępnymi, dokładność 1s	
rodzaj baterii	wanadowo-litowa 3V / 50 mAh	
czas działania baterii	min. 3 miesiące	
ID węzła	zakres 0...127 ustawiany klawiaturą	brak
transmisja danych	125...1000 kbaud ustawiany klawiaturą	brak
interfejs diagnostyczny	przełącznik on/off na klawiaturze	brak
zewnętrzne źródło zasilania	24 V DC ± 20% tętnienie max. 5%	
zasilanie interfejsu CANopen	11...30 V DC	brak
pobór mocy	sterownik: 4 W dla zewnętrznego źródła 24 V DC (bez modułów) podłączone moduły: 5 W dla wewnętrznego źródła 5V DC	
liczba podłączonych modułów	8	

### Interfejs



### właściwości PLC

czas wykonania 1000 instrukcji	dane typu BOOL: 2,62 ms dane typu BYTE: 2,77 ms dane typu WORD: 1,94 ms dane typu DWORD: 2,02 ms
bloki funkcyjne	maks. 256
system operacyjny	VxWorks, wielozadaniowy system operacyjny
liczba zadań	do 16
cykl wykonywania zadań	programowalny $\geq 2$ ms
zarządzanie pamięcią	dynamiczne
max. liczba danych na we/wy	64 bajty na wejściu 64 bajty na wyjściu
czas i licznik	dowolna zaprogramowana wartość $\geq 2$ ms